

PN - EP0933711 A 19990804
PD - 1999-08-04
PR - DE19981003484 19980129
OPD - 1998-01-29
TI - Method and apparatus of data delivery for characterising different units in a bus system
AB - The data generation method uses identification data for the peripheral units (EPx 0,...EPxn) held in read/write memory elements (S 0,...Sn) associated with the units. The data is combined with hardware data to provide the identification data for each peripheral unit.
The data held in each memory element is generated via a programme executed by the identified peripheral unit, or it is provided by an external memory device.
IN - KOCK ERNST-JOSEF DR (DE)
PA - SIEMENS AG (DE)
EC - G06F13/40E2 ; G06F12/06K6
IC - G06F13/42

TI - Peripheral unit identification data generation method for bus system - combines data held in read/write memory element with hardware data to provide full identification data for each peripheral unit
PR - DE19981003484 19980129
PN - KR99068182 A 19990825 DW 200046 G06F13/40 000pp
- EP0933711 A2 19990804 DW 199935 G06F13/42 Ger 006pp
- JP11282788 A 19991015 DW 200001 G06F13/14 005pp
PA - (SIEI) SIEMENS AG
IC - G06F13/14 ;G06F13/40 ;G06F13/42 ;H04L12/40
IN - KOCK E
AB - EP933711 The data generation method uses identification data for the peripheral units (EPx0,...EPxn) held in read/write memory elements (S 0,...Sn) associated with the units. The data is combined with hardware data to provide the identification data for each peripheral unit.
- The data held in each memory element is generated via a programme executed by the identified peripheral unit, or it is provided by an external memory device.
- USE - For identifying peripheral units e.g. mouse, printer coupled to universal serial bus system.
- ADVANTAGE - Provides identification with minimum complexity.
- (Dwg. 1/1)
OPD - 1998-01-29
CT - No-SR.Pub
DS - AL AT BE CH CY DE DK ES FI FR GB GR IE IT LI LT LU LV MC MK NL PT RO SE SI
AN - 1999-407267 [35]

(19)



Europäisches Patentamt

European Patent Office

Office européen des brevets



(11)

EP 0 933 711 A2

(12)

EUROPÄISCHE PATENTANMELDUNG

(43) Veröffentlichungstag:
04.08.1999 Patentblatt 1999/31

(51) Int. Cl.⁶: G06F 13/42

(21) Anmeldenummer: 99101118.0

(22) Anmeldetag: 21.01.1999

(84) Benannte Vertragsstaaten:
AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU
MC NL PT SE
Benannte Erstreckungsstaaten:
AL LT LV MK RO SI

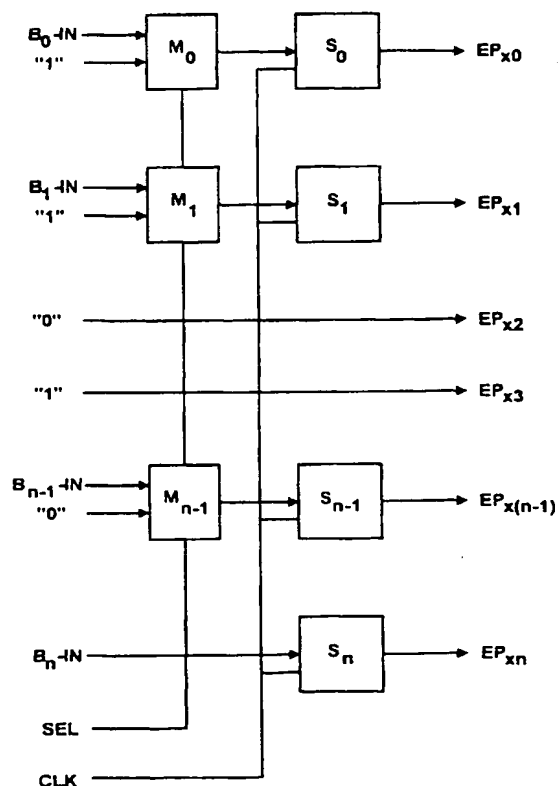
(71) Anmelder:
SIEMENS AKTIENGESELLSCHAFT
80333 München (DE)

(72) Erfinder: Kock, Ernst-Josef Dr.
85614 Kirchseeon (DE)

(30) Priorität: 29.01.1998 DE 19803484

(54) Anordnung und Verfahren zum Bereitstellen von Daten zur Charakterisierung von verschiedenen Einheiten an einem Bussystem

(57) Es werden eine Anordnung und ein Verfahren zum Bereitstellen von Daten zur Charakterisierung von verschiedenen Einheiten an einem Bussystem beschrieben. Die Anordnung und das Verfahren zeichnen sich dadurch aus, daß ein Teil der eine Einheit charakterisierenden Daten in Speicherelementen mit veränderbarem Inhalt gespeichert ist bzw. wird, und daß der andere Teil der die Einheit charakterisierenden Daten hardwaremäßig festgelegt ist bzw. wird. Dadurch ist der Aufwand zur Bereitstellung der eine Einheit charakterisierenden Daten auf ein Minimum reduzierbar.



FIGUR

EP 0 933 711 A2

Beschreibung

[0001] Die vorliegende Erfindung betrifft eine Anordnung gemäß dem Oberbegriff des Patentanspruchs 1 und ein Verfahren gemäß dem Oberbegriff des Patentanspruchs 2, d.h. eine Anordnung und ein Verfahren zum Bereitstellen von Daten zur Charakterisierung von verschiedenen Einheiten an einem Bussystem.

[0002] Derartige Anordnungen und Verfahren werden beispielsweise, aber nicht ausschließlich beim Universal Serial Bus (USB) benötigt. Der USB ist ein insbesondere für den Einsatz in Computern ausgelegtes Bussystem und wird dort hauptsächlich für die Kommunikation zwischen dem Computer und daran angeschlossenen Peripheriegeräten wie beispielsweise der Maus, dem Drucker etc. verwendet.

[0003] Die an den USB angeschlossenen Einheiten (Endpunkte) verfügen jeweils über einen die jeweilige Einheit charakterisierenden Datensatz, welcher verschiedene Informationen über die jeweilige Einheit selbst (deren Adresse, deren Art, etc.) und über die Kommunikation mit anderen Einheiten enthält. Der die jeweiligen Einheiten charakterisierende Datensatz wird verwendet, um festzustellen, ob die betreffende Einheit durch eine empfangene Datenanforderung angesprochen ist, und auf welche Weise im Bedarfsfall auf die Datenanforderung zu reagieren ist.

[0004] Die Erfahrung zeigt, daß die Bereitstellung der eine Einheit charakterisierenden Daten insbesondere dann, wenn die betreffende Einheit flexibel einsetzbar oder betreibbar sein soll, mit einem relativ hohen Aufwand verbunden ist.

[0005] Der vorliegenden Erfindung liegt daher die Aufgabe zugrunde, die Anordnung gemäß dem Oberbegriff des Patentanspruchs 1 und das Verfahren gemäß dem Oberbegriff des Patentanspruchs 2 derart weiterzubilden, daß der Aufwand zur Bereitstellung der eine Einheit charakterisierenden Daten auf ein Minimum reduzierbar ist.

[0006] Diese Aufgabe wird erfindungsgemäß durch die im kennzeichnenden Teil des Patentanspruchs 1 (Anordnung) bzw. die im kennzeichnenden Teil des Patentanspruchs 2 (Verfahren) beanspruchten Merkmale gelöst.

[0007] Demnach ist vorgesehen, daß ein Teil der eine Einheit charakterisierenden Daten in Speicherelementen mit veränderbarem Inhalt gespeichert ist bzw. wird, und daß der andere Teil der die Einheit charakterisierenden Daten hardwaremäßig festgelegt ist bzw. wird.

[0008] Sieht man für diejenigen Daten, deren Veränderung für die dadurch charakterisierte Einheit nicht erlaubt oder nicht sinnvoll ist, eine hardwaremäßige Festlegung vor, und für diejenigen Daten, deren Veränderung erforderlich oder sinnvoll sein kann, eine Speicherung in Speicherelementen mit veränderbarem Inhalt vor, so ist die betreffende Einheit flexibel einsetzbar und betreibbar und dabei - insbesondere wegen der gering haltbaren Anzahl von Speicherelementen - den-

noch klein aufbaubar und mit geringem Stromverbrauch und sicher (fehlerunanfällig) betreibbar.

[0009] Dadurch ist der Aufwand zur Bereitstellung der eine Einheit (einen Endpunkt) an einem Bussystem charakterisierenden Daten auf ein Minimum reduzierbar.

[0010] Vorteilhafte Weiterbildungen der Erfindung sind den Unteransprüchen, der folgenden Beschreibung und der Zeichnung entnehmbar.

[0011] Die Erfindung wird nachfolgend anhand eines Ausführungsbeispiels unter Bezugnahme auf die Zeichnung näher erläutert.

[0012] Die Figur zeigt schematisch eine Anordnung zum Bereitstellen von Daten zur Charakterisierung einer an ein Bussystem angeschlossenen Einheit.

[0013] Die nachfolgend näher beschriebene Anordnung und das nachfolgend näher beschriebene Verfahren betreffen das Bereitstellen von Daten zur Charakterisierung von Einheiten (Endpunkten) an einem Universal-Serial-Bus-System (USB-System). Es sei jedoch bereits an dieser Stelle darauf hingewiesen, daß die Anordnung und das Verfahren auch bei anderen Bussystemen zum Einsatz kommen können.

[0014] Die Anordnung ist Bestandteil der Einheit, die durch die von der Anordnung bereitgestellten Daten charakterisiert wird; das Verfahren wird in dieser Einheit ausgeführt.

[0015] Die besagten Einheiten sind beispielsweise die Maus oder der Drucker eines Computers oder Teile derselben.

[0016] Die eine Einheit charakterisierenden Daten (die durch die beschriebene Anordnung bzw. das beschriebene Verfahren bereitgestellten Daten) werden vorliegend verwendet, um festzustellen, ob die betreffende Einheit durch eine empfangene Datenanforderung angesprochen ist, und auf welche Weise im Bedarfsfall auf die Datenanforderung zu reagieren ist; sie (die die betreffende Einheit charakterisierenden Daten) können alternativ oder zusätzlich auch für beliebige andere Zwecke verwendet werden. Unabhängig davon sind die eine Einheit charakterisierenden Daten bei der vorliegend beschriebenen Anordnung und dem vorliegend beschriebenen Verfahren teilweise in Speicherelementen mit veränderbarem Inhalt gespeichert, und teilweise hardwaremäßig festgelegt. Dabei ist für diejenigen Daten, deren Veränderung für die betreffende Einheit nicht erlaubt oder nicht sinnvoll ist, eine hardwaremäßige Festlegung vorgesehen, und für diejenigen Daten, deren Veränderung erforderlich oder sinnvoll sein kann, eine Speicherung in Speicherelementen mit veränderbarem Inhalt vorgesehen.

[0017] Eine mögliche praktische Realisierung einer solchen Anordnung ist in der Figur veranschaulicht.

[0018] Die die Einheit x, deren Bestandteil die gezeigte Anordnung ist, charakterisierenden Daten sind in der Figur mit EP_{x0} bis EP_{xn} bezeichnet.

[0019] Die Daten EP_{x2} und EP_{x3} sind hardwaremäßig festgelegt, wobei EP_{x2} fest auf niedrigen Pegel (0)

gelegt ist, und wobei EP_{x3} dauerhaft auf hohen Pegel (1) gelegt ist.

[0020] Die Daten EP_{x0} , EP_{x1} , $EP_{x(n-1)}$ und EP_{xn} sind in Speicherelementen mit veränderbarem Inhalt gespeichert. Die besagten Speicherelemente sind in der Figur mit S_0 , S_1 , S_{n-1} und S_n bezeichnet und werden im betrachteten Beispiel durch Flip-Flops gebildet. Es sei jedoch bereits an dieser Stelle darauf hingewiesen, daß die Speicherelemente auch durch beliebige andere Speichereinrichtungen realisiert sein können.

[0021] Jedes Speicherelement S_0 , S_1 , S_{n-1} und S_n weist einen Eingangsanschluß zum Anlegen der darin zu speichernden Daten und einen Taktsignalanschluß zum Anlegen eines Taktsignals CLK auf; die Speicherelemente sind dazu ausgelegt, das am Eingangsanschluß anliegende Signal bei einem vorbestimmten Pegel des oder mit einer vorbestimmten Flanke des Taktsignals CLK zu übernehmen und zu speichern.

[0022] Das an den Eingangsanschluß des Speicherelements S_n angelegte Datum B_n -IN ist ein variables Signal, das beispielsweise durch ein in der betreffenden Einheit ausgeführtes Programm erzeugt wird oder von außerhalb der Anordnung (z.B. von einer externen Speichereinrichtung) zugeführt wird; die an die Eingangsanschlüsse der Speicherelemente S_0 , S_1 und S_{n-1} angelegten Daten sind von Multiplexern M_0 , M_1 und M_{n-1} oder ähnlichen Schalteinrichtungen durchgeschaltete Daten.

[0023] An die Multiplexer werden jeweils zwei Signale angelegt, von welchen jeweils eines an den Eingangsanschluß des nachgeschalteten Speicherelements durchgeschaltet wird. Von den zwei Signalen ist das eine ein variables Signal (B_0 -IN im Fall von M_0 , B_1 -IN im Fall von M_1 , und B_{n-1} -IN im Fall von M_{n-1}), und das andere ein dauerhaft auf niedrigem Pegel (im Fall von M_{n-1}) oder auf hohem Pegel (im Fall von M_0 und M_1) liegendes Signal. Welches der an den Multiplexern anliegenden Signale an die nachgeschalteten Speicherelemente ausgegeben wird, wird durch ein Multiplexer-Steuersignal bestimmt.

[0024] Eine wie in der Figur gezeigt aufgebaute und unter Bezugnahme darauf beschriebene Anordnung zum Bereitstellen von Daten zur Charakterisierung von verschiedenen Einheiten an einem Bussystem erweist sich in zweifacher Hinsicht als vorteilhaft: einerseits, weil nicht für alle der die betreffende Einheit charakterisierenden Daten ein Speicherelement vorgesehen ist, und andererseits, weil die Daten, die in einem Speicherelement gespeichert werden, unter verschiedenen Daten auswählbar sind.

[0025] Daß die Anordnung dazu ausgelegt ist, nur einen Teil der Daten in Speicherelementen mit veränderbarem Inhalt zu speichern, hat den Vorteil, daß die Anzahl der vorzusehenden Speicherelemente gering gehalten werden kann. Die Anordnung kann dadurch klein aufgebaut werden und mit wenig Energie und sicher (fehlerunanfällig) betrieben werden. Die Minimierung der Anzahl von Speicherelementen hat anderer-

seits aber keine oder jedenfalls keine wesentliche Einschränkung der Einsetzbarkeit und des Betriebes der die Anordnung enthaltenden Einheit zur Folge, denn es sind ja nur für diejenigen Daten keine Speicherelemente vorgesehen, deren Veränderung nicht erlaubt ist oder nicht sinnvoll ist.

[0026] Daß die Daten, die in einer Speichereinheit gespeichert werden, unter verschiedenen Daten auswählbar sind, hat den Vorteil, daß eine Anpassung der die gegebenen Verhältnisse charakterisierende Daten an bestimmte Situationen mit minimalem Aufwand erfolgen kann. Dies ist insbesondere dann sehr vorteilhaft, wenn bestimmte Daten nach einem Wechsel der Betriebsart der Einheit (beispielsweise beim Umschalten zwischen dem sogenannten Full-Speed-Device-Betrieb und dem sogenannten Low-Speed-Device-Betrieb) nicht mehr frei wählbar sind, sondern auf vorgeschriebene Werte gesetzt werden müssen; eine solche Umschaltung kann im günstigsten Fall durch Umschalten von nur einem einzigen Signal, nämlich des Multiplexer-Steuersignals SEL, also denkbar einfach und schnell erfolgen.

[0027] Die in der Figur gezeigte und unter Bezugnahme darauf beschriebene Anordnung ist in vielerlei Hinsicht variierbar.

[0028] So kann beispielsweise vorgesehen werden, die Anordnung dazu auszulegen, daß diese beim Laden der vorhandenen Speicherelemente mit den die betreffende Einheit charakterisierenden Daten auch für diejenigen Teile der Daten, die hardwaremäßig festgelegt oder auf festgelegte Werte eingestellt sind, variable Daten empfängt oder zu empfangen scheint, ohne sie jedoch weiter zu verwenden. Dadurch kann die Anordnung kompatibel zu Anordnungen gemacht werden, bei welchen für alle Daten Speicherelemente vorgesehen sind.

[0029] Weiterhin kann vorgesehen werden, daß insbesondere die zur Speicherung in den Speicherelementen vorgesehenen Daten nicht die eigentlich auszugebenden, sondern codierte Daten sind, die vor deren Ausgabe aus der Anordnung beispielsweise unter Verwendung von Tabellen oder sonstigen Zuordnungsvorschriften erst in die die betreffende Einheit charakterisierenden Daten umgesetzt werden. Dadurch kann in der Regel erreicht werden, daß die Anzahl der Speicherelemente noch geringer wird als es ohnehin schon der Fall ist.

[0030] Ferner besteht auch keine Einschränkung darauf, die erwähnten Multiplexer oder vergleichbare Umschalteinrichtungen wie in der Figur gezeigt vor den Speicherelementen anzuordnen. Sie können den Speicherelementen auch nachgeschaltet sein, wobei dann das Ausgangssignal des Speicherelementes und das auf einen festen Wert eingestellte Signal als Eingangssignale an den Multiplexer angelegt werden und dem Speicherelement unabhängig von der gewählten Betriebsart nur immer das variable Signal als Eingangssignal zugeführt wird; das Ausgangssignal EP_{xx} der

Anordnung ist dann das Ausgangssignal des Multiplexers. Wenn und so lange vom Multiplexer das auf einen festen Wert eingestellte Signal ausgegeben wird, ist es dann möglich, das zur Speicherung des variablen Signals vorgesehene Speicherelement abzuschalten oder nur noch eingeschränkt zu betreiben (beispielsweise nicht mehr mit dem Taktsignal CLK zu beaufschlagen), wodurch die Anordnung schonender und mit geringerem Energieaufwand betreibbar ist.

[0031] Wenn die auf einen festen Wert eingestellten Signale an den Set- oder Reset-Eingang der vorliegend die Speicherelemente bildenden Flip-Flops gelegt werden und die betreffenden Speicherelemente für die Zeit, während welcher das auf den festen Wert eingestellte Signal ausgegeben werden soll, nicht mit dem Taktsignal CLK beaufschlagt wird, kann auf die Multiplexer sogar verzichtet werden.

[0032] Als vorteilhaft kann es sich auch erweisen, wenn die auf die festen Werte eingestellten Daten so gewählt werden, daß dadurch ein Nicht-Vorhandensein der durch die Daten charakterisierten Einheit signalisiert (vorgetäuscht) wird. Dadurch kann auf einfache Weise mit hoher Wahrscheinlichkeit verhindert werden, daß eine Funktionsstörung der durch die Daten charakterisierten Einheit automatisch einen Ausfall oder eine Blockierung des gesamten Systems zur Folge hat.

[0033] Die beschriebene Anordnung und das beschriebene Verfahren ermöglichen es unabhängig von den Einzelheiten deren praktischer Realisierung, den Aufwand zur Bereitstellung der eine Einheit an einem Bussystem charakterisierenden Daten gering zu halten.

Bezugszeichenliste

[0034]

$B_0\text{-IN} - B_{n-1}\text{-IN}$	der Anordnung zugeführte Daten
$EP_{x0} - EP_{xn}$	von der Anordnung ausgegebene Daten
$M_0 - M_n$	Multiplexer
$S_0 - S_n$	Speicherelemente
SEL	Multiplexer-Steuersignal
CLK	Taktsignal

Patentansprüche

1. Anordnung zum Bereitstellen von Daten zur Charakterisierung von verschiedenen Einheiten an einem Bussystem,
dadurch gekennzeichnet,
daß ein Teil der eine Einheit charakterisierenden Daten (EP_{x0} , EP_{x1} , $EP_{x(n-1)}$, EP_{xn}) in Speicherelementen (S_0 , S_1 , S_{n-1} , S_n) mit veränderbarem Inhalt gespeichert ist, und daß der andere Teil der die Einheit charakterisierenden Daten (EP_{x2} , EP_{x3}) hardwaremäßig festgelegt ist.

2. Verfahren zum Bereitstellen von Daten zur Charakterisierung von verschiedenen Einheiten an einem Bussystem,

dadurch gekennzeichnet,

daß ein Teil der eine Einheit charakterisierenden Daten (EP_{x0} , EP_{x1} , $EP_{x(n-1)}$, EP_{xn}) in Speicherelementen (S_0 , S_1 , S_{n-1} , S_n) mit veränderbarem Inhalt gespeichert wird, und daß der andere Teil der die Einheit charakterisierenden Daten (EP_{x2} , EP_{x3}) hardwaremäßig festgelegt wird.

3. Anordnung oder Verfahren nach Anspruch 1 oder 2,
dadurch gekennzeichnet,

daß die Daten (EP_{x0} , EP_{x1} , $EP_{x(n-1)}$, EP_{xn}), die in den Speicherelementen (S_0 , S_1 , S_{n-1} , S_n) der Anordnung gespeichert werden, durch ein in der durch die Daten charakterisierten Einheit ablaufendes Programm erzeugt oder von einer externen Speichereinrichtung zugeführt werden.

4. Anordnung oder Verfahren nach einem der vorhergehenden Ansprüche,

dadurch gekennzeichnet,

daß Teile der die Einheit charakterisierenden Daten (EP_{x0} , EP_{x1} , $EP_{x(n-1)}$) wahlweise durch variable Daten ($B_0\text{-IN}$, $B_1\text{-IN}$, $B_{n-1}\text{-IN}$) oder Daten mit fest eingestelltem Wert gebildet werden.

5. Anordnung oder Verfahren nach Anspruch 4,

dadurch gekennzeichnet,

daß ausgewählten Speicherelementen (S_0 , S_1 , S_{n-1}) ein Multiplexer (M_0 , M_1 , M_{n-1}) vor- oder nachgeschaltet ist, der dazu ausgelegt ist, wahlweise die variablen Daten ($B_0\text{-IN}$, $B_1\text{-IN}$, $B_{n-1}\text{-IN}$) oder die Daten mit fest eingestelltem Wert durchzuschalten.

6. Anordnung oder Verfahren nach einem der vorhergehenden Ansprüche,

dadurch gekennzeichnet,

daß die Anordnung dazu ausgelegt ist, auch für diejenigen Teile der Daten (EP_{x2} , EP_{x3}), die hardwaremäßig festgelegt sind, variable Daten zu empfangen.

7. Anordnung oder Verfahren nach einem der vorhergehenden Ansprüche,

dadurch gekennzeichnet,

daß insbesondere die in den Speicherelementen (S_0 , S_1 , S_{n-1} , S_n) gespeicherten Daten codierte Daten sind, die erst vor ihrer Ausgabe in die die betreffende Einheit charakterisierenden Daten umgesetzt werden.

8. Anordnung oder Verfahren nach einem der vorhergehenden Ansprüche,

dadurch gekennzeichnet,

daß die hardwaremäßig festgelegten Daten und/oder die auf feste Werte eingestellten Daten so

gewählt sind, daß durch diese dem Empfänger derselben ein Nicht-Vorhandensein der durch diese charakterisierten Einheit signalisiert wird.

9. Anordnung oder Verfahren nach einem der vorher- 5
gehenden Ansprüche,
dadurch gekennzeichnet,
daß die durch die bereitgestellten Daten charakteri-
sierte Einheit ein Endpunkt eines Universal-Serial-
Bus-Systems ist. 10

15

20

25

30

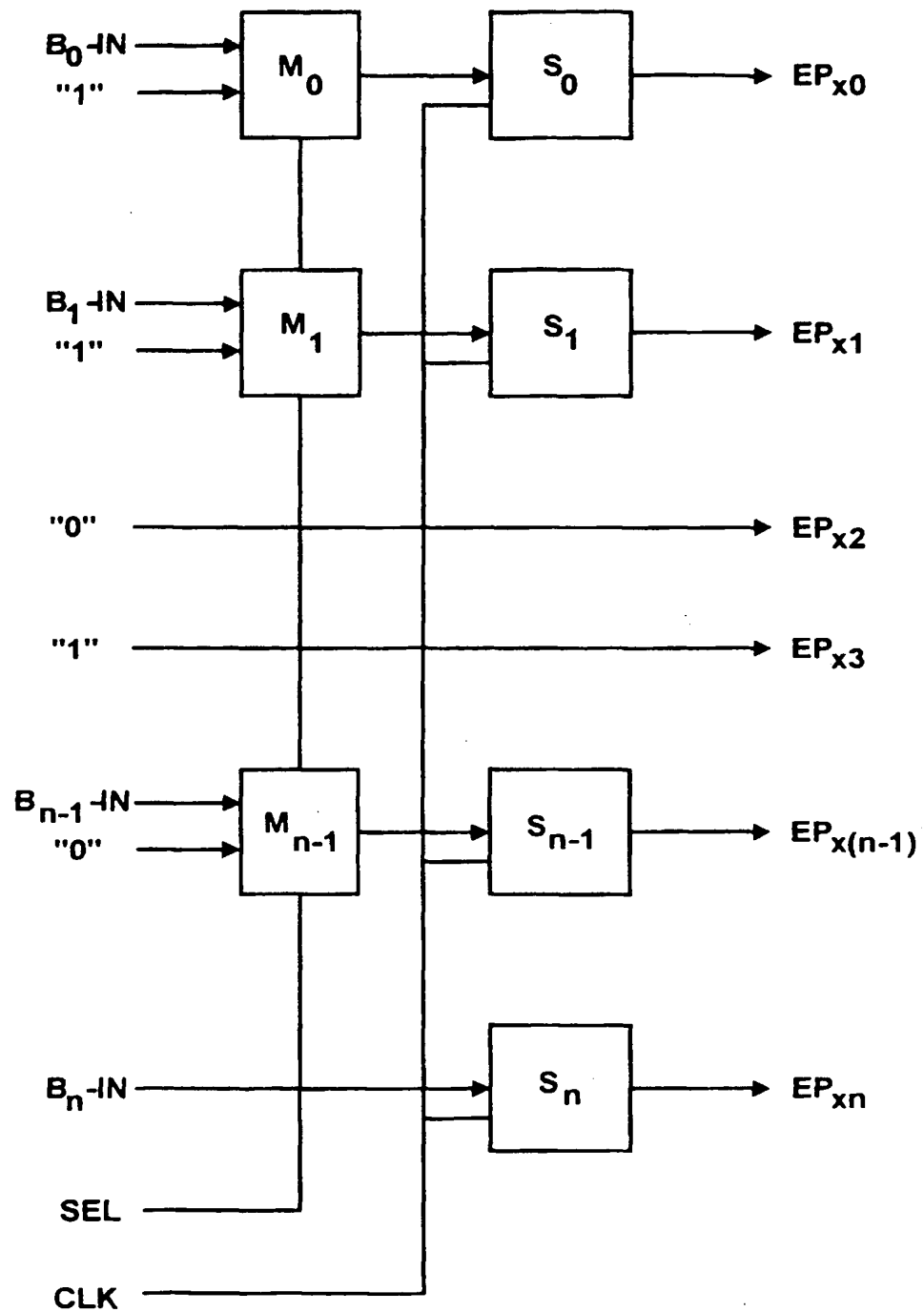
35

40

45

50

55



FIGUR

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☒ FADED TEXT OR DRAWING
- ☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
- ☐ GRAY SCALE DOCUMENTS
- ☐ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.